**中国科学院微电子研究所低功耗智能芯片与系统团队招聘**

**中国科学院微电子研究所**是国内微电子领域学科方向布局最完整的综合研究与开发机构，是国家科技重大专项集成电路装备及工艺前瞻性研发牵头组织单位，是中国科学院大学微电子学院（国家示范性微电子学院）的依托单位，是中国科学院集成电路创新研究院的筹建依托单位。

低功耗智能芯片与系统团队主要从事低功耗计算芯片、低功耗微系统、人工智能等领域的研究。承担了多项国家重大任务，为加速推进低功耗集成电路的发展，现面向海内外诚聘优秀海内外人才。

**一、招聘岗位**

**低功耗集成电路设计技术研究 岗位1人**

**亚阈值集成电路设计研究 岗位1人**

**碳基集成电路设计技术研究 岗位1人**

**极低功耗微系统设计技术研究 岗位1人**

**存算一体芯片设计技术研究 岗位1人**

**类脑芯片设计技术研究 岗位1人**

**二、工作职责和应聘条件**

低功耗集成电路设计技术研究 1人

职位要求：

1. 博士学历，具有低功耗集成电路设计等相关专业背景；
2. 熟练掌握低功耗数字或者模拟集成电路设计技术；
3. 动手能力强，具有团队合作精神；
4. 在国内外具有较高的学术影响力；

亚阈值集成电路设计研究 1人

职位要求：

1. 博士学历，具有亚阈值集成电路设计等相关专业背景；
2. 熟练掌握亚阈值芯片设计技术；
3. 动手能力强，具有团队合作精神；
4. 在国内外具有较高的学术影响力；

碳基集成电路设计研究 1人

职位要求：

1. 博士学历，具有碳基集成电路设计等相关专业背景；
2. 熟练掌握碳基晶体管建模或者碳基数字电路的设计技术；
3. 动手能力强，具有团队合作精神；
4. 在国内外具有较高的学术影响力；

极低功耗微系统设计技术研究 1人

职位要求：

1. 博士学历，具有极低功耗微系统设计等相关专业背景；
2. 熟练掌握微系统体系架构或微系统建模或微系统建模等相关技术；
3. 动手能力强，具有团队合作精神；
4. 在国内外具有较高的学术影响力；

存算一体芯片设计技术研究 1人

职位要求：

1. 博士学历，具有集成电路设计等相关专业背景；
2. 熟练掌握基于SRAM、MRAM等存储器的存算一体芯片设计技术；
3. 动手能力强，具有团队合作精神；
4. 在国内外具有较高的学术影响力；

类脑芯片设计技术研究 岗位1人

职位要求：

1. 博士学历，具有集成电路设计等相关专业背景；
2. 熟练类脑芯片体系架构或神经元等相关类脑芯片设计技术；
3. 动手能力强，具有团队合作精神；
4. 在国内外具有较高的学术影响力；

**三、应聘材料**

1. 含学习、工作和科研等的详细个人简历；

2. 反映本人学术水平的代表性成果清单（如论文论著、成果证书或奖励等）；

3. 其他可以证明工作能力的材料。

**四、岗位待遇**

1. 被录用人员与中科院微电子所签订聘用合同，聘用期间属事业编制；

2. 可以推荐申报中科院、国家相关人才计划；

3. 提供优良的工作环境和合作交流机会；

4. 相关待遇一人一议；

**五、申请材料和评审程序**

1. 初选申请：请将个人简历发至邮箱：hehuan@ime.ac.cn,[tyuetyw@126.com](mailto:tyuetyw@126.com)

邮件主题请标明“**姓名-应聘岗位+海外博士网**”。

2. 进入面试人员将在面试前邮件通知。